

# TORSTAI 24.9.2009

**PAINETTU ELEKTRONIikka – SEURAAVA MURROS,**  
**Ballroom 1,** Pj. Harri Kopola, tutkimusprofessori, VTT

**13:30**            **Painetun elektroniikan teknologiat**

Jukka Hast, erikoistutkija/TkT, VTT

Painettava elektroniikka on erittäin nopeasti kehittyvä teknologia-ala. Useat eri markkinatutkimuslaitokset ovat arvioineet, että tähän alueeseen liittyvä liiketoiminta voisi saavuttaa satojen miljoonien eurojen arvon 2020 luvulla. Painettavaan elektroniikkaan liittyvät liiketoimintaodotukset ovat siis erittäin kovat.

Tässä esitelmässä tarkastellaan sekä painettavan elektroniikan teknologioilla saavutettavia hyötyjä, että siihen liittyviä teknologisia haasteita. Avain asemassa ovat materiaali- ja prosessitekniset innovaatiot, joilla pystytään toteuttamaan täysin uudenlaisia sovelluksia sekä uudenlaisia tuotteita.